

- SCHLAGZEILEN
- NEUE PRODUKTE
- BRANCHEN NEWS
- DESIGNCORNER
- MARKTÜBERSICHTEN
- TERMINE
- BÜCHER
- NEWSLETTER/RSS
- DOWNLOADS
- STELLENMARKT
- ARCHIVE

HANSER automotive

CHANNEL-E

ARCHIVE | DRUCKANSICHT | SEITE WEITEREMPFEHLEN |

Gewinner des Cadence Design-Wettbewerbs

02-05-08

Anlässlich der CDNLive! EMEA Anwenderkonferenz hat Cadence Design Systems die Gewinner seines europäischen Elektronik-Design-Wettbewerbs für Studenten bekannt gegeben. Den ersten Platz belegten das Team der Universität Lodz, Polen in der Kategorie Studenten und Absolventen und das Team der Albert-Ludwigs Universität Freiburg in der Kategorie der Doktoranden.



(auf dem Bild von links: Alexander Duesener, Group Director Marketing EMEA, Cadence; Joachim Becker, Doktorand der Universität Freiburg (IMTEK) und Gewinner des Design Contest; Mike Fister, CEO und President von Cadence)

Der Student Lukasz Kotynia von der Uni Lodz reichte ein Projekt ein, das sich mit der Implementierung von Encoder/Decoder Modulen in künstlichen neuronalen Systemen auseinandersetzt. Ziel dieser Encoder/Decoder ist die Kommunikation zwischen stark vernetzten Chips (Ubichips). Der zweite Platz in dieser Kategorie ging an Jeroen Missinne und Rik Verplancke der Universität Ghent in Belgien für das Design einer voll-integrierten PWM-gesteuerten H-Bridge mit IGBTs für die Geschwindigkeitskontrolle von DC-Motoren. Platz drei geht an Jenny Anna Maria Olsson der Universität Oslo in Norwegen für die „Noise Reduction in Retinomorphic Photo Circuits“.

In der Kategorie der Doktoranden gewannen Joachim Becker und Fabian Henrici mit ihrer Arbeit zu einer Rapid-prototyping Plattform für hochfrequente, zeitkontinuierliche Analogfilter. Gian Nicola Angotzi, Giovanni Busonera und Paolo Meloni der Universität von Cagliari, Italien belegten mit ihrem Projekt der Konzeption eines Designs von einem „Smart Vision Sensor“ Platz zwei. Von der gleichen Universität wurde das Team aus Alessandra Caboni und Daniela Loi für das Projekt „A CMOS integrated DNA-Chip for Hybridization detection“ ausgezeichnet.

Der Wettbewerb wurde im letzten Jahr während der CDNLive! EMEA Anwenderkonferenz ins Leben gerufen. Studenten sollten ermutigt werden, Designs vorzustellen, die wichtige Entwicklungsaspekte aus den Bereichen der Analog-, Digital- und Mixed-Signal-Designs sowie des Leiterplatten-Designs adressieren. Die eingereichten Vorschläge decken ein breites Spektrum von aktuellen Herausforderungen in der Entwicklung ab, wie die Reduzierung des Energieverbrauchs oder die Verminderung von Hitzestauungen in komplexen Halbleiterchips aus dem Automotive- und Konsumgüterbereich.

Über 20 Teams aus Studenten, Absolventen und Doktoranden aus Deutschland, Belgien, Polen, Italien, Norwegen, Russland und der Türkei legten Entwicklungsvorschläge für potentielle zukünftige Elektronikanwendungen vor. Eine Jury aus 14 Delegierten von Universitäten, aus der Industrie und von Cadence Services wählte insgesamt zehn Finalisten aus. Diese zehn Teams präsentierten auf der CDNLive! EMEA der Jury ihre Projekte.

Die Gewinner erhielten ihre Preise während der Eröffnungsfeier vor mehr als 700 europäischen Design-Experten von Mike Fister, CEO und President von Cadence.

Links:

www.cadence.com

siehe auch:

- Cadence: Vice President für EMEA ernannt
- Cadence übernimmt Chip Estimate
- Zweites Cadence-Büro in Russland
- Cadence übernimmt Clear Shape
- Design-Wettbewerb für Studenten der Elektrotechnik

<ANZEIGE>

MARKTPLATZ

Schnelle PC-Messtechnik

Karten für Abtastungen von 200 KS/s bis 200 MS/s mit A/D-Auflösungen von 8, 12, 14 oder 16 Bit ab. 50 verschiedene Modelle mit bis zu 8 synchronen Kanälen auf einem Board.

Batterien, Lade- und Netzgeräte

die richtige Zelle in großer Auswahl zu kleinen Preisen

Starke Markenqualität...

...günstig einkaufen. Der Turbo für Ihre Beschaffung. Service vom Feinsten.

TOP 10 MELDUNGEN DER LESER

- ▶ NXP-Ergebnisse für Q1/2008
- ▶ Sensor Innovationspreis 2008 verliehen
- ▶ Digitizer für Radar-Anwendungen
- ▶ Entwicklungstools für ARM, ColdFire, PowerPC und Mips
- ▶ Erstes Quartal 2008 bei Maxwell
- ▶ Core 2 Duo Mainboard mit zwei ISA-Slots
- ▶ Breitband-Stromwandler bis 500MHz
- ▶ LED-Leisten für die Beleuchtung
- ▶ Optische Technologien: Prognose für 2008
- ▶ Sensor+Test 2008

AKTUELLE SEMINARTERMINE

- 15-05-08 | WEB
The Mathworks: **Model-Based Design mit Simulink - eine Einführung**
- 19-05-08 | Graz
National Instruments: **Programmierkonzepte für eingebettete Systeme**
- 20-05-08 | München
Tektronix: **Tests & Prüfungen an seriellen Hochgeschwindigkeitsdaten**
- 21-05-08 | Dresden
National Instruments: **Programmierkonzepte für eingebettete Systeme**
- 22-05-08 | Berlin
National Instruments: **Programmierkonzepte für eingebettete Systeme**

AKTUELLE BRANCHEN NEWS

- ▶ TI kauft irische Commergy
- ▶ Jahresabschluss 2008 bei Zilog
- ▶ Wechsel im Management von AMD
- ▶ Tyco Electronics: Käufer für HF-Bereich gefunden
- ▶ Sensor+Test 2008
- ▶ Kooperation zwischen Mentor und NXP
- ▶ Optische Technologien: Prognose für 2008

AKTUELLE PRODUKT NEWS

- ▶ MEMS-Schwingungssensor
- ▶ HF-Analogmultiplexer und -Schalter
- ▶ Digitales Telemetrie-Messsystem
- ▶ ESD-Absicherung von USB-2.0-Schnittstellen